

⑦ D0 モジュール 32 点接点出力 8 点コモン (ADORA-20)

● 概要

本モジュールは IPU の多点形ユニットに実装され、デジタルのビット信号を接点信号に変換して出力する信号変換器です。

オペレータステーションおよびエンジニアリングツールから RAS 情報の読出ができます。

● 仕様を表 3-60 に示します。

表3-60 デジタル出力モジュール 32 点 (ADORA-20) 仕様

仕様項目	モジュール名称	デジタル出力モジュール	
形式	ADORA-20		
出力点数	32 点接点出力 (8 点コモン × 4 回路)		
定格印加電圧	AC220V, DC24V, DC110V		
定格負荷電流	抵抗負荷	AC220V : 2A, DC24V : 2A, DC110V : 0.4A (コモン電流 5Amax.)	
	誘導負荷	AC220V : 1A, DC24V : 0.6A, DC110V : 0.2A (コモン電流 5Amax.)	
リレー寿命	機械的寿命	2000 万回以上	
	電氣的寿命	抵抗負荷	AC220V : 2A 25 万回 DC24V : 2A 27 万回 DC110V : 0.4A 25 万回
		誘導負荷	AC220V : 1A 22 万回 DC24V : 0.6A 30 万回 DC110V : 0.2A 15 万回
リレー応答時間	10ms		
出力状態表示	出力 ON 時 LED 点灯, 出力 OFF 時 LED 消灯		
消費電流	約 500mA (注 1)		
質量	約 600g		

(注 1) 版数 A0H 未満のモジュールの消費電流は、約 446mA になります。



- 表示 LED の意味を表 3-61 に示します。

表3-61 デジタル出力モジュール 32 点 (ADORA-20) 表示 LED 仕様

表示 LED	表示色	意 味
RUN	緑	点灯；正常動作中 点滅；モジュール外部の異常検出 <ul style="list-style-type: none"> <li>● IO-Bus のマスタ異常検出 (Tリンクモジュールの異常)</li> </ul> 消灯；モジュール内部の異常検出 <ul style="list-style-type: none"> <li>● WDT エラー (WDT オーバーフロー)</li> <li>● 外部 RAM 異常</li> <li>● 内部 RAM 異常</li> <li>● EEPROM 異常</li> <li>● IO-Bus リードバック照合エラー (伝送 LSI 異常)</li> <li>● DO リードアフタライト異常 (リードアフタライト異常)</li> </ul>
0 ~ F	緑	点灯；該当ビット出力信号 ON 消灯；該当ビット出力信号 OFF

ADORA-20 における、デジタル出力値、出力端子、表示LEDの対応関係を図3-64、図3-65、図3-66に示します。

- デジタル出力値を図3-64に示します。

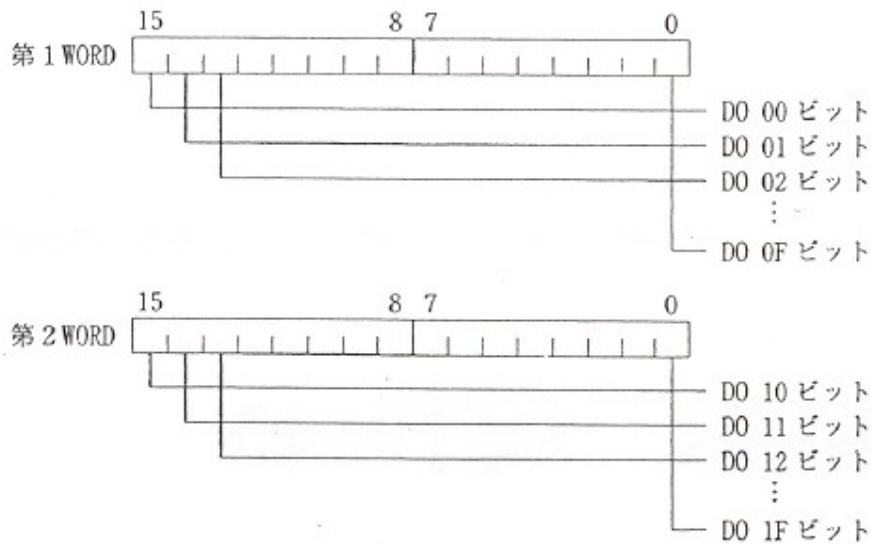


図3-64 デジタル出力モジュール 32点 (ADORA-20) デジタル出力値仕様

- 出力端子を図3-65に示します。

各コモン端子の対応は D000~D007 はコモン 1, D008~D00F はコモン 2, D010~D017 はコモン 4 がそれぞれ対応します。

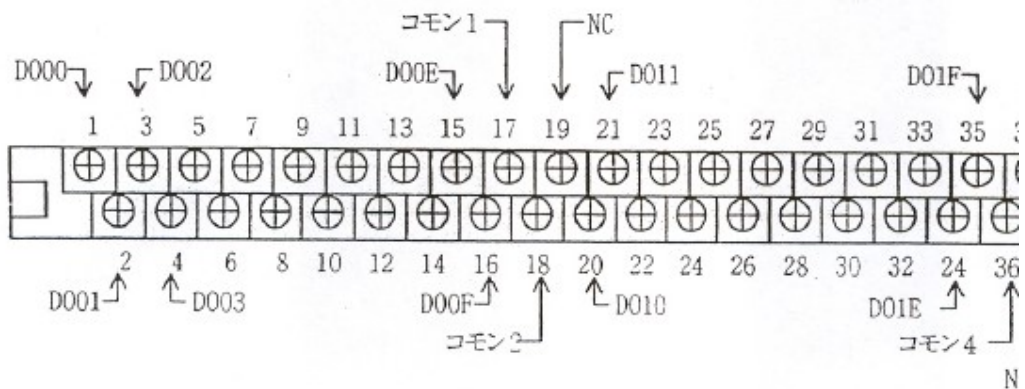


図3-65 デジタル出力モジュール 32点 (ADORA-20) 出力端子仕様

- 表示LEDを図3-66に示します。

- 外部接続を図 3-67に示します。

