

## (g) 測温抵抗体入力モジュール仕様

表 1-12 測温抵抗体入力モジュール仕様

種類	IPU II		IPU
形式	AAIS02 RTD モード		APTIA-00/APTIB-00
入力点数	12 点 (一括絶縁)		1 点 絶縁/シングルメント
定格入力レンジ (精度保証最大範囲)	RTD : JIS C1604-1997 Pt100 (3 線式) JIS C1604-1989 Pt100, JPT100 (3 線式)		JIS C1604-1989 Pt100, JPT100 (3 線式)
定格入力の切替	Ch1~Ch8 は RTD 専用入力 Ch9~Ch12 は RTD/POT 抵抗一括選択可能		—
許容オーバーレンジ (変換可能範囲)	定格±10%		定格±25%
絶対最大入力	±5V		±5V
入力インピーダンス	電源 $\omega$	2M $\Omega$ 以上 (二重化時は 1/2)	2M $\Omega$ 以上 (二重化時は 1/2)
	電源 $\omega$	2M $\Omega$ 以上 (二重化待機時も同様)	2M $\Omega$ 以上
変換精度 (精度定格) (電源電圧=5V)	サージ未対応時	RTD : ±120m $\Omega$ POT : 1.5 $\Omega$	±33m $\Omega$
	サージ対応時	同上	—
リニアライズ	特注品対応はなし		特注品対応はなし
温度ドリフト	±120m $\Omega$ /10 $^{\circ}$ C		±66m $\Omega$ /10 $^{\circ}$ C
測定電流	RTD : 1mA (稼働側のみ)		RTD : 1mA (稼働側のみ)
データ更新周期	700mS		25mS
入力ステップ 応答時間 (90%応答)	900mS		600mS
バーンアウト	全点一括で設定可能 設定 : 無し/有り (Up/Down) 検出電流 : 約 0.3 $\mu$ A		設定可能 設定 : 無し/有り (Up/Down) 検出電流 : 約 1mA
許容信号源抵抗	40W 以下 (1 線あたりの配線抵抗)		—
デジタル出力	データ形式	バイナリモード [0-10000 (D)]	バイナリモード [0-10000 (D)]
バイナリデータ構成	符号+15ビット (バイナリ) 負数は 2 の補数表現		
二重化	ハード標準対応		専用ハード (APTIB-*0)